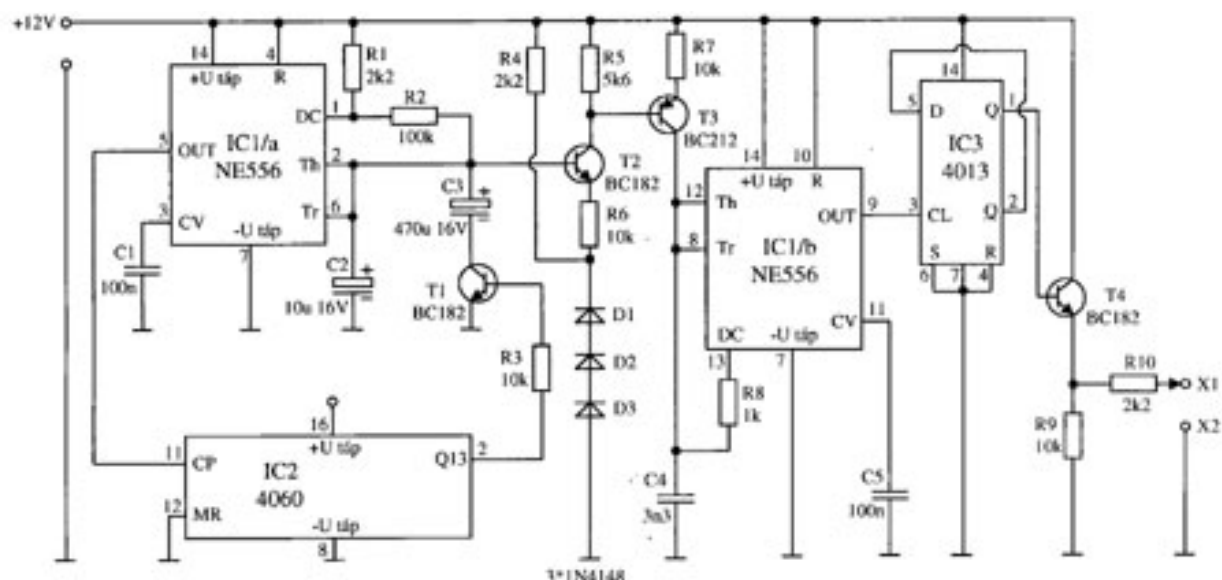


Vízkezelés gátló

Az ábrán bonyolultabb kapcsolási rajzot találunk, amely több szolgáltatást nyújt. Ezt mikroprocesszorral szokták megoldani, és így is hirdetik jelentős felárral. A négyzetjelet IC1/b állítja elő, IC1/a pedig kb. 1,5 sec.-os jelet állít elő, és a C3 kondenzátoron lévő exponenciális jellel moduláljuk az IC1/b frekvenciáját. Ezzel elértük azt, hogy kb. 1-5 kHz-ig folyamatosan változzon a kimeneti jel frekvenciája. IC2 egy bináris osztó, ami 2 a 13. hatványon (kb. 8000-rel) való osztást valósít meg, a Q13 kimenetén kb. 3 óra periódusidő adódik. Ez a kimenet a T1 tranzisztoron keresztül kb. 50-szeres kapacitású kondenzátort kapcsol IC1/a-ra, aminek a 1,5 sec. periódusideje kb. 5 percre adódik, a Q13 kimenete pedig 1 hétre. Ezzel elértük, hogy 3 órás gyors frekvenciaváltozást okozó, ill. 1 hetes igen lassú frekvenciaváltozást kiváltó periódusok váltják egymást. A szakemberek szerint ez mind a meglévő vízkezelés eltávolítására, mind pedig képződése ellen ideális.



Az IC3 frekvencia-felezésével biztosítja a kívánt 0,5-ös kitöltést a kimeneten. T4 tranzisztorral a kimeneti fokozatot valósítjuk meg. Ezt nem érdemes megszárolni, mivel a CMOS IC kimenete nem igazán terhelhető, de ha mégis elhagynánk, minimum 2,7 kΩ-os ellenállással csatlakoztassuk a tekercset.